

項目	単位	備考
1. 基礎知識	100	
2. 基礎知識	100	
3. 基礎知識	100	
4. 基礎知識	100	
5. 基礎知識	100	
6. 基礎知識	100	
7. 基礎知識	100	
8. 基礎知識	100	
9. 基礎知識	100	
10. 基礎知識	100	
11. 基礎知識	100	
12. 基礎知識	100	
13. 基礎知識	100	
14. 基礎知識	100	
15. 基礎知識	100	
16. 基礎知識	100	
17. 基礎知識	100	
18. 基礎知識	100	
19. 基礎知識	100	
20. 基礎知識	100	
21. 基礎知識	100	
22. 基礎知識	100	
23. 基礎知識	100	
24. 基礎知識	100	
25. 基礎知識	100	
26. 基礎知識	100	
27. 基礎知識	100	
28. 基礎知識	100	
29. 基礎知識	100	
30. 基礎知識	100	
31. 基礎知識	100	
32. 基礎知識	100	
33. 基礎知識	100	
34. 基礎知識	100	
35. 基礎知識	100	
36. 基礎知識	100	
37. 基礎知識	100	
38. 基礎知識	100	
39. 基礎知識	100	
40. 基礎知識	100	
41. 基礎知識	100	
42. 基礎知識	100	
43. 基礎知識	100	
44. 基礎知識	100	
45. 基礎知識	100	
46. 基礎知識	100	
47. 基礎知識	100	
48. 基礎知識	100	
49. 基礎知識	100	
50. 基礎知識	100	
51. 基礎知識	100	
52. 基礎知識	100	
53. 基礎知識	100	
54. 基礎知識	100	
55. 基礎知識	100	
56. 基礎知識	100	
57. 基礎知識	100	
58. 基礎知識	100	
59. 基礎知識	100	
60. 基礎知識	100	
61. 基礎知識	100	
62. 基礎知識	100	
63. 基礎知識	100	
64. 基礎知識	100	
65. 基礎知識	100	
66. 基礎知識	100	
67. 基礎知識	100	
68. 基礎知識	100	
69. 基礎知識	100	
70. 基礎知識	100	
71. 基礎知識	100	
72. 基礎知識	100	
73. 基礎知識	100	
74. 基礎知識	100	
75. 基礎知識	100	
76. 基礎知識	100	
77. 基礎知識	100	
78. 基礎知識	100	
79. 基礎知識	100	
80. 基礎知識	100	
81. 基礎知識	100	
82. 基礎知識	100	
83. 基礎知識	100	
84. 基礎知識	100	
85. 基礎知識	100	
86. 基礎知識	100	
87. 基礎知識	100	
88. 基礎知識	100	
89. 基礎知識	100	
90. 基礎知識	100	
91. 基礎知識	100	
92. 基礎知識	100	
93. 基礎知識	100	
94. 基礎知識	100	
95. 基礎知識	100	
96. 基礎知識	100	
97. 基礎知識	100	
98. 基礎知識	100	
99. 基礎知識	100	
100. 基礎知識	100	

1

**Title:** "Loan Repay Enforcement System"

## Abstract

A system to encourage on time repayment of loans includes electronic apparatus coupled to a critical system of certain equipment; for example, the ignition system of an automobile. Apparatus includes mechanism whereby a user-operator is able to enter a code. Entry of a correct code serves as indication that a payment has been made and enables further use of the equipment. On failure to timely make payments, a user is prevented from using the equipment as the apparatus is arranged to disable the equipment by way of the critical system to which it is coupled. Both a user-operator interface and critical system interruption circuit are coupled to a logic processor which is easily mounted onto equipment subject to the program.